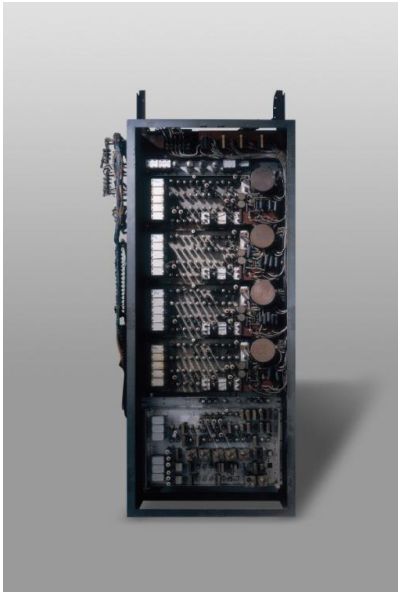


登録番号	第 00115 号		
登録年月日	平成25年9月10日	登録区分	第二種

名称 (型式等)	日本初の計数形電子計算機 「TAC」		
所在地	神奈川県川崎市		
	株式会社東芝 東芝未来科学館		
所有者 (管理者)	株式会社東芝 東芝未来科学館		
製作者(社)	東大と東京芝浦電気株式会社の共同開発		
製作年	1954年		
初出年	1954年		
選定理由	日本最初期の真空管式コンピュータである。東京大学と東京芝浦電気（現・東芝）の共同で1952（昭和27）年に開発着手，1954年に完成，1962年まで稼動した。真空管7,000本，ダイオード3,000石，ブラウン管メモリ16本が用いられ，記憶容量は18,000ビット，クロック周波数は330kHzで当時としては非常に高速であった。他の，真空管式コンピュータ，富士写真フィルムのFUJIC，大阪大学の阪大真空管計算機（阪大計算機），電気試験所のETL RTCとともに，現在に続くコンピュータ発展の礎となった。		
登録基準	一ーイ		

公開・非公開	公開
--------	----

写真	
----	---

その他参考となるべき事項	
--------------	--